

Aula 00

*Arquitetura e Sistemas p/ Prefeitura de
Barra dos Coqueiros-SE (Técnico em
Informática) - Pós-Edital*

Autor:

**Equipe Informática e TI, Evandro
Dalla Vecchia Pereira**

02 de Maio de 2020

Sumário

Apresentação Pessoal.....	1
PARE TUDO! E preste atenção!!	2
Considerações Iniciais	3
Arquitetura e Organização de Computadores.....	3
Processamento de Dados, Organização e Arquitetura.....	3
Arquiteturas Clássicas	4
Questões Comentadas	5
Lista de Questões.....	12
Gabarito.....	15

APRESENTAÇÃO PESSOAL

Meu nome é Evandro Dalla Vecchia Pereira, sou autor do livro "Perícia Digital - Da investigação à análise forense", Mestre em Ciência da Computação (UFRGS), Bacharel em Ciência da Computação (PUCRS), Técnico em Redes de Computadores (Etcom/UFRGS) e em Processamento de Dados (Urcamp). Perito Criminal na área de Perícia Digital desde 2004 no Instituto-Geral de Perícias/RS. Professor de pós-graduação em diversas instituições, nas áreas de Perícia Digital, Perícia Criminal e Auditoria de Sistemas. Lecionei em cursos de graduação de 2006 a 2017, nas instituições PUCRS, Unisinos, entre outras e sou professor em cursos de formação e aperfeiçoamento de Peritos Criminais, Delegados, Inspetores, Escrivães e Policiais Militares.

No Estratégia Concursos leciono desde o começo de 2018, inicialmente na área de Computação Forense e, na sequência, também assumi as áreas de Arquitetura de Computadores e Sistemas Operacionais, tanto na elaboração de materiais escritos como na gravação das videoaulas.

Deixarei abaixo meus contatos para quaisquer dúvidas ou sugestões. Terei o prazer em orientá-los da melhor forma possível nessa caminhada que estamos iniciando.

Instagram: @profevandroallavecchia

Facebook: <https://www.facebook.com/profevandroallavecchia>



PARE TUDO! E PRESTE ATENÇÃO!!

Hoje eu faço parte de uma equipe **SENSACIONAL** de professores! Depois de muita luta conseguimos reunir **um time** de profissionais extremamente **QUALIFICADO** e sobretudo **COMPROMISSADO** em fazer o melhor pelos alunos. Para tal criamos um conjunto de ações para nos aproximarmos dos alunos, entendermos suas necessidades e evoluirmos nosso material para um patamar ainda mais diferenciado. São 3 as novidades que gostaria de convidá-lo a conhecer:



Nosso podcast alternativo ... livre, descontraído e com dicas rápidas que todo CANETA PRETA raiz deve ouvir. Já temos alguns episódios disponíveis e vários outros serão gravados nas próximas semanas ... acompanhe em:

<http://anchor.fm/estrategia-tech>



Telegram

a new era of messaging

Nosso grupo do Telegram é um local onde ouvimos os alunos e trocamos ideias com eles. Está crescendo a cada dia. A regra do grupo é: só vale falar sobre concursos. Lá divulgamos nossas aulas ao vivo e falamos sobre os concursos abertos, expectativas de novos concursos, revisões de véspera, e por aí vai...

http://t.me/estrategia_ti

Instagram



Criamos um perfil no Instagram ... e qual o objetivo? Fazer com que os alunos percam tempo nas redes sociais? Claro que não!! Estamos consolidando diversos posts dos professores! São dicas especiais, um patrimônio que deve ser explorado por todos os concurseiros de TI!

<http://instagram.com/estrategiaconcursosti>



Considerações Iniciais

Na aula de hoje vamos estudar assuntos iniciais, que vão desde o processamento de dados até a organização e arquitetura de computadores. Boa aula!

Arquitetura e Organização de Computadores

Processamento de Dados, Organização e Arquitetura

Um computador é uma máquina capaz de coletar, manipular e dar resultados da manipulação de informações. Por ter essas características, o computador já foi chamado de equipamento de processamento eletrônico de dados.

A manipulação das informações coletadas é chamada de **processamento** e as informações iniciais são chamadas **dados**, por isso é comum vermos a expressão **processamento de dados**. Dados e informações podem ser considerados sinônimos, mas quando tratados como distintos, **dado** quer dizer a matéria-prima coletada em uma ou mais fontes (ex.: valores coletados de um teclado), e **informação** significa o resultado do processamento, ou seja, o dado processado.



Quando se estuda um computador, há dois pontos de vista a serem analisados: o da organização (ou implementação) e o da arquitetura de um computador.

A **organização de um computador** é a parte do estudo da ciência da computação que trata dos aspectos relativos à parte do computador mais conhecida por quem o construiu (**detalhes físicos**). Tais entendimentos são desnecessários ao programador que já recebe a máquina pronta, entende a linguagem de programação a ser realizada e utiliza um compilador ou montador para gerar o executável. Alguns exemplos dos aspectos relativos aos componentes físicos são:

- Tecnologia utilizada na construção da memória;
- Frequência do relógio;
- Sinais de controle para iniciar as micro-operações em diversas unidades do computador.

A **arquitetura de um computador** atua mais no nível de conhecimento interessante ao **programador**, pois suas características possuem impacto direto no desenvolvimento de um programa. Alguns exemplos são:

- Conjunto de instruções do processador (ex.: ADD, SUB, entre outras);
- Tamanho da palavra (quantidade de bits utilizada para transferência entre o processador e a memória - ex.: palavra de 32 bits);
- Modos de endereçamento das instruções (relativo, indexado, entre outros);
- Tipo dos dados manipulados.

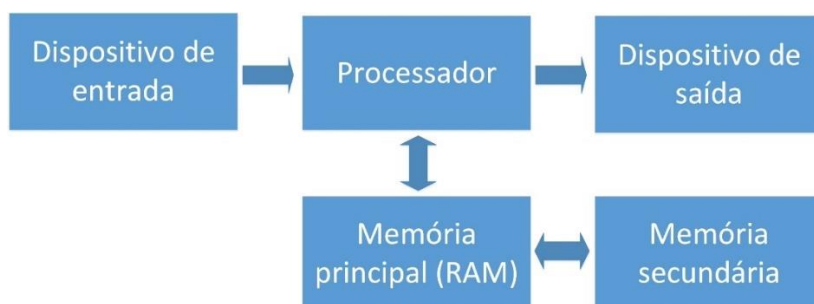


Para deixar mais claro, vamos falar da “família” de processadores x86. A Intel (fabricante) definiu elementos característicos dessa **arquitetura** (x86), sendo que cada modelo de processador possui sua **organização**. Dessa forma, se um programa foi feito para ser executado em um antigo 80386 (fui longe agora, né? 😊), o mesmo pode ser executado em processadores sucessores (80486, Pentium e posteriores), sem precisar de alterações! Isso ocorre porque são processadores da mesma “família”, logo possuem a mesma arquitetura (e isso interessa aos programadores!).

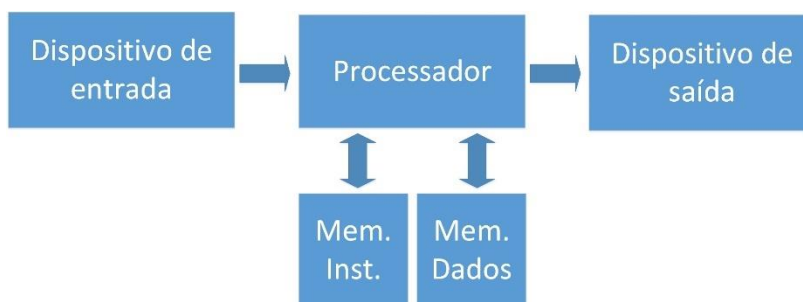
Arquiteturas Clássicas

Um **sistema de computação** é um conjunto de componentes que são integrados para funcionar como se fosse um único elemento, tendo como objetivo realizar o processamento de dados e obter resultados. Os primeiros computadores surgiram com dispositivos de entrada (ex.: teclado), processador (também conhecido como CPU – Unidade Central de Processamento) e dispositivos de saída (ex.: monitor de vídeo).

Em seguida, John von Neumann melhorou a arquitetura inicial, acrescentando a memória (principal e secundária) para armazenar programas e dados, tornando o processamento muito mais rápido e eficaz. Tal arquitetura, embora tenha tido ajuda de outras pessoas, recebeu o nome de **Arquitetura de von Neumann** (figura abaixo). Essa arquitetura tem se mantido ao longo do tempo, com um grande aumento de velocidade (Obs.: a memória secundária não costuma aparecer em figuras da Arquitetura de von Neumann, geralmente aparece apenas “Memória” de forma genérica).



Um melhoramento da Arquitetura de von Neumann é a **Arquitetura de Harvard**, tendo surgido da necessidade de colocar o microcontrolador para trabalhar mais rápido. É uma arquitetura de computador que se distingue das outras por possuir **duas memórias diferentes e independentes em termos de barramento e ligação ao processador**. Sua principal característica é o acesso à memória de dados de modo separado em relação à memória de instruções (programa), o que é tipicamente adotado pelas memórias cache na atualidade:



Com essa separação de dados e instruções em memórias e barramentos separados, o processador consegue acessar as duas simultaneamente, obtendo um desempenho melhor do que o da Arquitetura de von Neumann, pois pode buscar uma nova instrução enquanto executa outra.

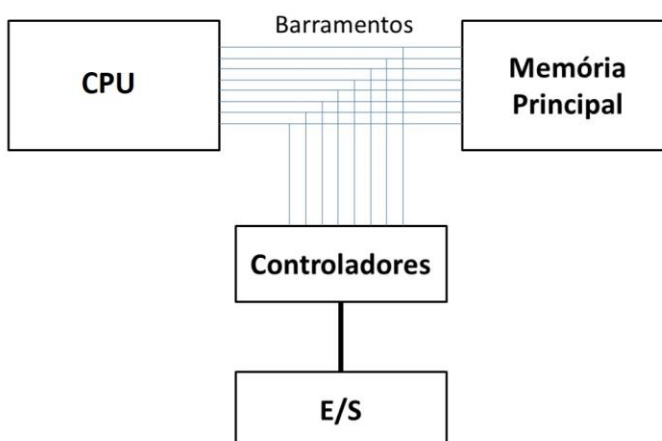
Obviamente que podem existir outras arquiteturas, mas essas duas são as mais utilizadas até hoje e, o mais importante, são cobradas em provas de concurso!

De uma forma geral, são funções básicas de um computador:

- **Processamento** de dados: realizado pelo **processador** (CPU – Unidade Central de Processamento);
- **Armazenamento** de dados: pode ocorrer de forma temporária (dados em uso durante o processamento: **memória principal**) ou de longo prazo (**memória secundária** ou mídias de armazenamento, ex.: HD);
- **Transferência** de dados: ocorre através de **sistemas de interconexão (barramento do sistema)**, permitindo a comunicação com dispositivos de entrada e saída (diretamente conectados ao computador) ou a comunicação de dados a um dispositivo remoto (através de redes de computadores);
- **Controle**: uma unidade de controle **gerencia os recursos do computador**.

Como podemos ver na figura ao lado, um computador na atualidade continua utilizando a essência da Arquitetura de von Neumann e/ou a Arquitetura de Harvard.

Os barramentos são os responsáveis pela comunicação entre o processador, a memória principal e os dispositivos de entrada (teclado, mouse, caneta ótica etc.), saída (monitor, impressora etc.) e os híbridos (dispositivos de armazenamento como cartão de memória, pen drive, HD etc.).



Questões Comentadas

1. (FUNIVERSA/IPHAN - 2009) Um sistema de processamento de dados é composto, basicamente, por três etapas: (1) entrada de dados, (2) processamento ou tratamento da informação e (3) saída. Em um computador, essas tarefas são realizadas por partes diversas que o compõem, como teclado, mouse, microprocessador, memória etc. Levando-se em conta as tarefas de processamento de dados realizadas por um computador, é correto afirmar que

A) dispositivos de hardware como teclado e mouse são responsáveis pela saída de dados, uma vez que escrevem ou apontam o resultado esperado em uma operação realizada pelo computador.



B) acessórios modernos como webcams, bluetooth e leitores biométricos são dispositivos de saída de dados incorporados a alguns computadores como acessórios de fábrica.

C) a tela (ou monitor) de um computador comporta-se como um dispositivo de entrada de dados, quando se trabalha em sistemas de janelas, com botões a serem “clikados” pelo usuário.

D) as impressoras multifuncionais são dispositivos mistos, de entrada, processamento e saída de dados, pois podem ler (scanner), processar (memória interna) e imprimir informações.

E) a entrada de dados é tarefa realizada pela pessoa (ou por um programa de computador) responsável por alimentar o sistema com dados necessários para atingir o resultado esperado.

Comentários:

(A) Teclado e mouse são dispositivos de entrada de dados (do ponto de vista do computador, recebem dados); (B) Webcams e leitores biométricos também são dispositivos de entrada e bluetooth é um padrão de rede sem fio com curta distância; (C) O monitor é um dispositivo de saída, pois mostra dados (imagem) e não recebe; (D) São dispositivos de E/S (a função de scanner é de entrada, a função de impressora é de saída), não há processamento em memória interna – processamento é realizado por processador! **(E) A entrada de dados pode ser realizada por uma pessoa, através de um dispositivo de entrada (ex.: teclado). Esses dados alimentam o sistema, que são processados e resultados são gerados (mostrados no monitor, por exemplo).**

2. (MS CONCURSOS/CODENI-RJ - 2010) É o componente vital do sistema, porque, além de efetivamente realizar as ações finais, interpreta o tipo e o modo de execução de uma instrução, bem como controla quando e o que deve ser realizado pelos demais componentes, emitindo para isso sinais apropriados de controle. A descrição acima refere-se a?

A) Dispositivos de Entrada e Saída.

B) Memória Principal.

C) Memória Secundária.

D) Unidade Central de Processamento.

Comentários:

“Quem” realiza o processamento dos dados, bem como o devido controle dos dados a serem carregados em memória, buscados para o processador, entre outras atividades, é o processador (também conhecido por CPU – Unidade Central de Processamento). Portanto, a **alternativa D** está correta e é o gabarito da questão.

3. (CESPE/EBC - 2011) São funções básicas de um computador: processamento de dados, armazenamento de dados, transferência de dados e controle. São componentes estruturais de um computador: unidade central de processamento, memória principal, dispositivos de entrada e saída e sistemas de interconexão.



Comentários:

Um computador processa dados (através da CPU), armazena (através de memórias primárias e secundárias) e transfere (através de barramentos, ou sistemas de interconexão) tanto para componentes internos como para dispositivos de entrada (teclado, mouse, etc.) e saída (impressora, monitor, etc.). Portanto, a questão está **correta**.

4. (AOCP/TCE-PA - 2012) Em computação CPU significa

- A) Central de Processamento Única.
- B) Único Centro de Processamento.
- C) Unidade Central de Processamento.
- D) Central da Unidade de Processamento.
- E) Centro da Unidade de Processamento.

Comentários:

CPU = Central Processing Unit (Unidade Central de Processamento). Portanto, a **alternativa C** está correta e é o gabarito da questão.

5. (MS CONCURSOS/IF-AC - 2014) Dentre as funções básicas do computador, podemos citar, exceto:

- A) Entrada de dados.
- B) Processamento de Dados.
- C) Saída de Informações.
- D) Capacidade de Unidade.

Comentários:

A figura mais básica sobre as funções básicas de um computador:



Portanto, a **alternativa D** está correta e é o gabarito da questão.

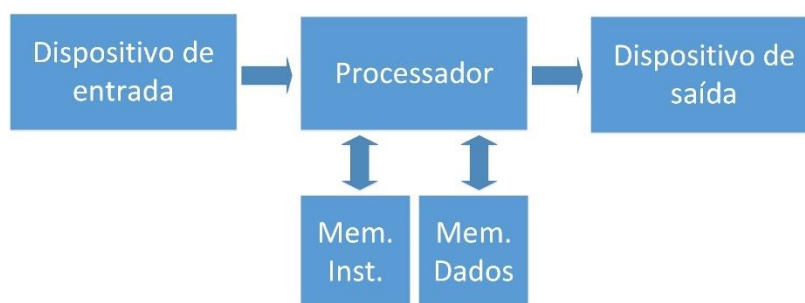
6. (CESPE/Polícia Científica-PE - 2016) Assinale a opção correta acerca da arquitetura Harvard de microprocessadores.



- A) É a arquitetura mais antiga em termos de uso em larga escala
- B) Não permite pipelining.
- C) Não permite o uso de um conjunto reduzido de instruções.
- D) Dispensa a unidade lógica aritmética
- E) Apresenta memórias de programa e de dados distintas e independentes em termos de barramentos.

Comentários:

Um melhoramento da Arquitetura de von Neumann é a Arquitetura de Harvard, tendo surgido da necessidade de colocar o microcontrolador para trabalhar mais rápido. É uma arquitetura de computador que se distingue das outras por possuir duas memórias diferentes e independentes em termos de barramento e ligação ao processador. Sua principal característica é o acesso à memória de dados de modo separado em relação à memória de instruções (programa), o que é tipicamente adotado pelas memórias cache na atualidade:



Portanto, a **alternativa E está correta e é o gabarito da questão.**

7. (UFMT/UFSBA - 2017) A respeito de memória cache, os projetos denominados arquitetura Harvard são aqueles

- A) cuja cache é unificada, com dados e instruções na mesma cache.
- B) cujos conceitos do princípio da localidade foram descartados e adotou-se um protocolo serial de acesso a dados.
- C) cuja cache é dividida, com instruções em uma e os dados em outra.
- D) cujo empacotamento de módulos de memória cache foi colocado fora do chip, reduzindo o custo de produção e aumentando a quantidade de memória disponível.

Comentários:

Acabamos de ver na questão anterior 😊. Portanto, a **alternativa C está correta e é o gabarito da questão.**



8. (UFPA/UFPA - 2017) O gargalo de von Neumann é caracterizado pela maior velocidade de processamento do processador em relação ao que a memória pode servir a ele. Para minimizar esse gargalo, é necessário

- A) utilizar sempre as versões mais atualizadas dos sistemas operacionais.
- B) utilizar memória cache entre o processador e a memória principal com caminhos separados para dados e instruções.
- C) utilizar processadores de 32 bits ao invés de 64 bits.
- D) aplicar o processo de desfragmentação do disco.
- E) bloquear a utilização de algoritmos e lógicas de branchpredictor.

Comentários:

Como o processador é mais rápido que a memória, uma solução adotada há um bom tempo é o uso de memórias cache, as quais mantêm as instruções e dados mais acessados, evitando ter que buscar da memória RAM (o que seria mais lento). E, para melhorar ainda mais, as memórias cache começaram a separar os dados das instruções, aplicando o conceito da Arquitetura de Harvard (que é um melhoramento da Arquitetura de von Neumann). Portanto, a **alternativa B está correta e é o gabarito da questão.**

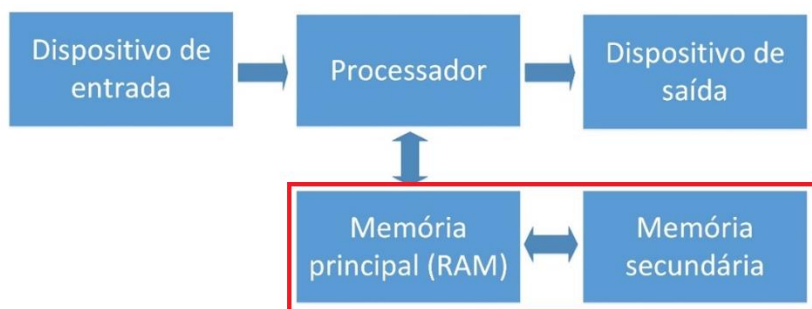
9. (INAZ do Pará/CFF - 2017) A arquitetura de computadores de Von Neumann é frequentemente definida como o conjunto de atributos da máquina que um programador deve compreender para que consiga programar o computador específico com sucesso, e também são compostas de três subsistemas básicos. Assinale a alternativa correta que apresenta os três subsistemas básicos.

- A) CPU, memória principal e sistema de entrada e saída.
- B) Vídeo, memória externa e não volátil e sistema de entrada e saída.
- C) CPU, memória secundária e sistema de entrada e saída.
- D) CPU, memória principal e sistema operacional.
- E) Vídeo, memória secundária e sistema de entrada e saída.

Comentários:

A figura que utilizamos na aula é mais abrangente, mas de uma forma mais simples poderíamos visualizar assim (esquecendo a memória secundária):





Embora seja necessário para a comunicação entre os componentes, os barramentos não são considerados como um subsistema básico, então sobraram os três: processador, memória e dispositivos de E/S. Portanto, a **alternativa A está correta e é o gabarito da questão**.

10. (CESPE/ABIN - 2018) Na arquitetura de Von Neumann, o caminho único de dados é o barramento físico, que liga a memória diretamente aos dispositivos de entrada e saída (E/S): o objetivo desse barramento é a troca de dados externos com a máquina, enquanto a memória guarda os dados de forma temporária no computador.

Comentários:

Podemos ver na figura mostrada na questão anterior que a CPU é o elemento central, então o barramento faz a ligação dela com a memória e dela com os dispositivos de E/S. Portanto, a questão está **errada**.

11. (COPESE-UFT/UFT - 2018) Em 1952 John von Neumann desenvolveu um protótipo de um novo computador de programa armazenado. Esse projeto ficou conhecido como arquitetura de Von Neumann e ainda hoje influencia o projeto de computadores modernos. Os componentes abaixo fazem parte da arquitetura de Von Neumann, EXCETO:

- A) Memória Principal.
- B) Unidade Lógica e Aritmética (ALU).
- C) Barramento.
- D) Equipamento de Entrada e Saída (E/S).

Comentários:

Mais uma vez uma questão que deixa o barramento de fora, como se aquelas “caixinhas” se comunicassem através do ar. Mas é assim mesmo, temos que pensar que os 3 componentes da Arquitetura de von Neumann são: processador, memória e dispositivos de E/S. Na questão aparece a ULA (Unidade Lógica e Aritmética), que é um componente de um processador, então consideramos como processador na questão. Portanto, a **alternativa C está correta e é o gabarito da questão**.



12. (INSTITUTO PRÓ-MUNICÍPIO/CRP-11ª Região - 2019) O computador é uma máquina que processa informações eletronicamente, na forma de dados e pode ser programado para as mais diversas tarefas. As fases do processamento são:

- A) Monotarefa, Monousuário e Multitarefa;
- B) Entrada de dados, Processamento e Saída de Dados;
- C) Operação, Linguagem e Aplicação;
- D) Programação, Instalação e Registro de Dados.

Comentários:

Mais uma vez aquela figura:



Está certo que a questão fala em fases do “processamento” e o correto seria algo como “funções básicas de um computador”, mas tudo bem... a **alternativa B está correta e é o gabarito da questão.**



LISTA DE QUESTÕES

1. (FUNIVERSA/IPHAN - 2009) Um sistema de processamento de dados é composto, basicamente, por três etapas: (1) entrada de dados, (2) processamento ou tratamento da informação e (3) saída. Em um computador, essas tarefas são realizadas por partes diversas que o compõem, como teclado, mouse, microprocessador, memória etc. Levando-se em conta as tarefas de processamento de dados realizadas por um computador, é correto afirmar que

A) dispositivos de hardware como teclado e mouse são responsáveis pela saída de dados, uma vez que escrevem ou apontam o resultado esperado em uma operação realizada pelo computador.

B) acessórios modernos como webcams, bluetooth e leitores biométricos são dispositivos de saída de dados incorporados a alguns computadores como acessórios de fábrica.

C) a tela (ou monitor) de um computador comporta-se como um dispositivo de entrada de dados, quando se trabalha em sistemas de janelas, com botões a serem “clikados” pelo usuário.

D) as impressoras multifuncionais são dispositivos mistos, de entrada, processamento e saída de dados, pois podem ler (scanner), processar (memória interna) e imprimir informações.

E) a entrada de dados é tarefa realizada pela pessoa (ou por um programa de computador) responsável por alimentar o sistema com dados necessários para atingir o resultado esperado.

2. (MS CONCURSOS/CODENI-RJ - 2010) É o componente vital do sistema, porque, além de efetivamente realizar as ações finais, interpreta o tipo e o modo de execução de uma instrução, bem como controla quando e o que deve ser realizado pelos demais componentes, emitindo para isso sinais apropriados de controle. A descrição acima refere-se a?

A) Dispositivos de Entrada e Saída.

B) Memória Principal.

C) Memória Secundária.

D) Unidade Central de Processamento.

3. (CESPE/EBC - 2011) São funções básicas de um computador: processamento de dados, armazenamento de dados, transferência de dados e controle. São componentes estruturais de um computador: unidade central de processamento, memória principal, dispositivos de entrada e saída e sistemas de interconexão.

4. (AOCP/TCE-PA - 2012) Em computação CPU significa

A) Central de Processamento Única.



- B) Único Centro de Processamento.
- C) Unidade Central de Processamento.
- D) Central da Unidade de Processamento.
- E) Centro da Unidade de Processamento.

5. (MS CONCURSOS/IF-AC - 2014) Dentre as funções básicas do computador, podemos citar, exceto:

- A) Entrada de dados.
- B) Processamento de Dados.
- C) Saída de Informações.
- D) Capacidade de Unidade.

6. (CESPE/Polícia Científica-PE - 2016) Assinale a opção correta acerca da arquitetura Harvard de microprocessadores.

- A) É a arquitetura mais antiga em termos de uso em larga escala
- B) Não permite pipelining.
- C) Não permite o uso de um conjunto reduzido de instruções.
- D) Dispensa a unidade lógica aritmética
- E) Apresenta memórias de programa e de dados distintas e independentes em termos de barramentos.

7. (UFMT/UFSBA - 2017) A respeito de memória cache, os projetos denominados arquitetura Harvard são aqueles

- A) cuja cache é unificada, com dados e instruções na mesma cache.
- B) cujos conceitos do princípio da localidade foram descartados e adotou-se um protocolo serial de acesso a dados.
- C) cuja cache é dividida, com instruções em uma e os dados em outra.
- D) cujo empacotamento de módulos de memória cache foi colocado fora do chip, reduzindo o custo de produção e aumentando a quantidade de memória disponível.



8. (UFPA/UFPA - 2017) O gargalo de von Neumann é caracterizado pela maior velocidade de processamento do processador em relação ao que a memória pode servir a ele. Para minimizar esse gargalo, é necessário

- A) utilizar sempre as versões mais atualizadas dos sistemas operacionais.
- B) utilizar memória cache entre o processador e a memória principal com caminhos separados para dados e instruções.
- C) utilizar processadores de 32 bits ao invés de 64 bits.
- D) aplicar o processo de desfragmentação do disco.
- E) bloquear a utilização de algoritmos e lógicas de branchpredictor.

9. (INAZ do Pará/CFF - 2017) A arquitetura de computadores de Von Neumann é frequentemente definida como o conjunto de atributos da máquina que um programador deve compreender para que consiga programar o computador específico com sucesso, e também são compostas de três subsistemas básicos. Assinale a alternativa correta que apresenta os três subsistemas básicos.

- A) CPU, memória principal e sistema de entrada e saída.
- B) Vídeo, memória externa e não volátil e sistema de entrada e saída.
- C) CPU, memória secundária e sistema de entrada e saída.
- D) CPU, memória principal e sistema operacional.
- E) Vídeo, memória secundária e sistema de entrada e saída.

10. (CESPE/ABIN - 2018) Na arquitetura de Von Neumann, o caminho único de dados é o barramento físico, que liga a memória diretamente aos dispositivos de entrada e saída (E/S): o objetivo desse barramento é a troca de dados externos com a máquina, enquanto a memória guarda os dados de forma temporária no computador.

11. (COPESE-UFT/UFT - 2018) Em 1952 John von Neumann desenvolveu um protótipo de um novo computador de programa armazenado. Esse projeto ficou conhecido como arquitetura de Von Neumann e ainda hoje influencia o projeto de computadores modernos. Os componentes abaixo fazem parte da arquitetura de Von Neumann, EXCETO:

- A) Memória Principal.
- B) Unidade Lógica e Aritmética (ALU).
- C) Barramento.



D) Equipamento de Entrada e Saída (E/S).

12. (INSTITUTO PRÓ-MUNICÍPIO/CRP-11ª Região - 2019) O computador é uma máquina que processa informações eletronicamente, na forma de dados e pode ser programado para as mais diversas tarefas. As fases do processamento são:

- A) Monotarefa, Monousuário e Multitarefa;
- B) Entrada de dados, Processamento e Saída de Dados;
- C) Operação, Linguagem e Aplicação;
- D) Programação, Instalação e Registro de Dados.

GABARITO

GABARITO



- | | |
|----------|------------|
| 1. E | 7. C |
| 2. D | 8. B |
| 3. Certo | 9. A |
| 4. C | 10. Errado |
| 5. D | 11. C |
| 6. E | 12. B |



ESSA LEI TODO MUNDO CONHECE: PIRATARIA É CRIME.

Mas é sempre bom revisar o porquê e como você pode ser prejudicado com essa prática.



1 Professor investe seu tempo para elaborar os cursos e o site os coloca à venda.



2 Pirata divulga ilicitamente (grupos de rateio), utilizando-se do anonimato, nomes falsos ou laranjas (geralmente o pirata se anuncia como formador de "grupos solidários" de rateio que não visam lucro).



3 Pirata cria alunos fake praticando falsidade ideológica, comprando cursos do site em nome de pessoas aleatórias (usando nome, CPF, endereço e telefone de terceiros sem autorização).



4 Pirata compra, muitas vezes, clonando cartões de crédito (por vezes o sistema anti-fraude não consegue identificar o golpe a tempo).



5 Pirata fere os Termos de Uso, adultera as aulas e retira a identificação dos arquivos PDF (justamente porque a atividade é ilegal e ele não quer que seus fakes sejam identificados).



6 Pirata revende as aulas protegidas por direitos autorais, praticando concorrência desleal e em flagrante desrespeito à Lei de Direitos Autorais (Lei 9.610/98).



7 Concurseiro(a) desinformado participa de rateio, achando que nada disso está acontecendo e esperando se tornar servidor público para exigir o cumprimento das leis.



8 O professor que elaborou o curso não ganha nada, o site não recebe nada, e a pessoa que praticou todos os ilícitos anteriores (pirata) fica com o lucro.



Deixando de lado esse mar de sujeira, aproveitamos para agradecer a todos que adquirem os cursos honestamente e permitem que o site continue existindo.